



車載用 SerDes ソリューション (MASS) の最新動向

発表者: ジェームズ・ゴーエル、リック・ウェルトフェルト Ph.D
(MIPI アライアンス)



ジェームズ・ゴーエル: 皆さんこんにちは。MIPI 技術運営グループ議長、ディスプレイワーキンググループ副議長のジェームズ・ゴーエルと申します。リックからは、私の最初の発表の後に自己紹介しますをしてもらいます。MIPI DevCon 2021 バーチャルイベントにご参加いただき、ありがとうございます。

本日は、MASS つまり MIPI Automotive SerDes Solutions 仕様の最新動向についてお話しします。MASS は車載システム向けに低消費電力、高帯域幅のディスプレイやカメラのエンドツーエンド・ソリューションを提供することを目的とした仕様群です。本プレゼンテーションでは、

MASS の概要を説明します。技術的な詳細については、資料の最後に掲載の公開リンク先をご参照ください。

Industry Trends Advancing Automotive Functional Safety and Security



Figure 1 Automotive industry trends defined as "CASE". (Source: MIPI Alliance)

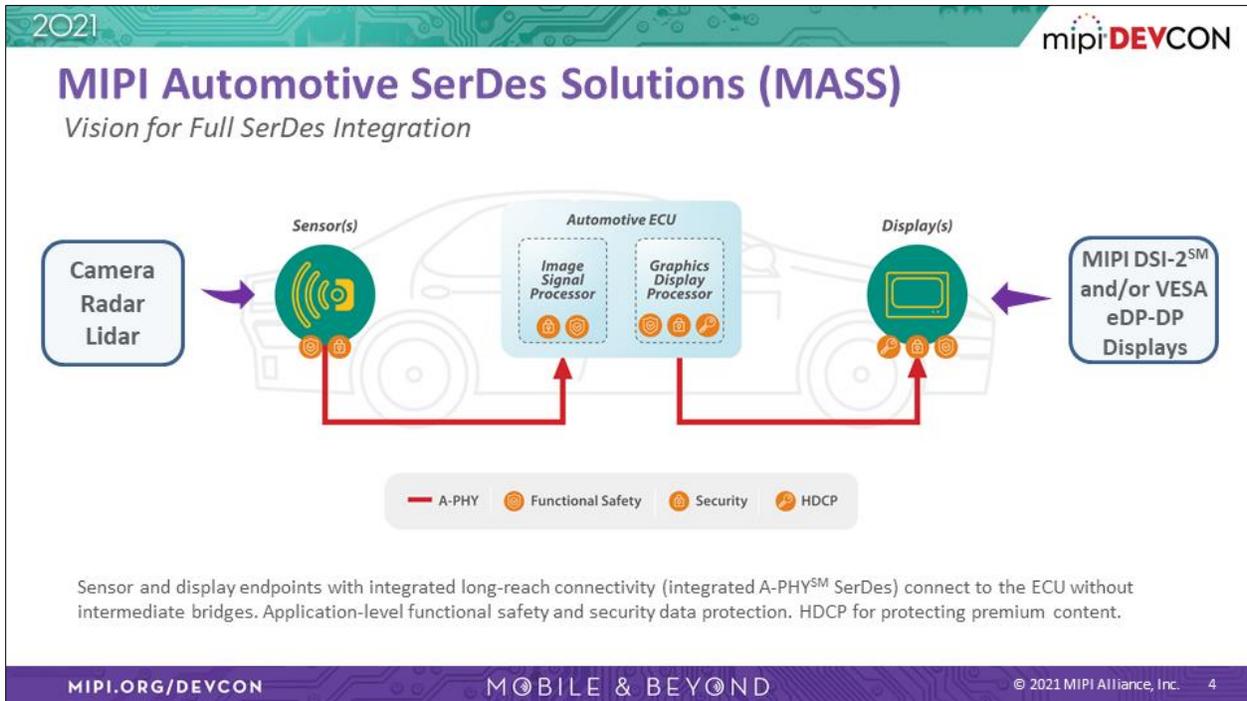
ジェームズ・ゴエル: 多くの自動車アプリケーションは、Connected (コネクティッド)、Automated (自動化)、Shared (シェアリング) and Electrified (電動化) の頭文字を取った新しい業界トレンド CASE によって推進されています。コネクティッド (接続された) 自動車は先進の LTE および 5G ネットワークを使用してネットワーク帯域幅を拡大し、より解像度の高いディスプレイを駆動します。自動化の進展により、新しいアプリケーションは、より高解像度で数も豊富なコネクテッド・ディスプレイとコネクテッド・センサーを使用できるようになります。シェアリングは自動化によって当然行き着く先で、GPU や ECU が相互に接続されたエンドツーエンドのカメラとディスプレイを使用するアプリケーションが増えます。電動化のためには、低消費電力で軽量かつ効率的なディスプレイが必要です。従来の自動車用アプリケーションでは、消費電力と電氣的干渉耐性を低減しつつ、カメラとディスプレイフレームレート両方のディスプレイの解像度とフレームレートをあげる向上させることが引き続き求められています。

MASS Functional Safety Application

Digital Side Mirror Replacement



ジェームズ・ゴーエル: ここでは、メインキャビンのディスプレイを例に、MASS がより厳しい機能安全目標に対応できる仕組みを説明します。この図では、ディスプレイ内蔵の従来の助手席サイドミラーの代わりに、広角レンズを搭載した薄型車載カメラセンサーが搭載されています。このデジタル式サイドミラーは、高度な光学技術によりドライバーの死角を減らし、夜間や視界の悪い悪天候の中でも機能します。また、センサー機能も追加されており、ドライバーからは見えない物体や車を検出することができます。この図では、車載 ECU がセンサーデータを解析し、安全アイコンや警告シンボルをデジタルレンダリングし、ディスプレイします。にデジタル表示しています。このアプリケーションでは、車載用ディスプレイの安全性を高めるためには厳格な安全目標があります。適切な自動車のハザード分析に基づく ASIL D 認証が必要です。ISO26262 で定義されている ASIL D を満たすためには、画素情報を追加する必要があります。



ジェームズ・ゴーエル: MASS ファミリーの仕様は、シリーズは、エンドツーエンドの機能安全、そして将来的にはセキュリティの視野に入れて設計された仕様です。この図では、左のカメラレーダーが MASS 仕様を使用してデータを取得し、機能安全とセキュリティのプロトコルで保護しています。これらのアイコンは、センサーから ECU を経てディスプレイに至るまでのこれらのアイコンをマークしています。すべての過程で表示されます。そのすべてが、A-PHY の SerDes インターフェースを使って各部を経由して行われます。ここでは、ECU の画像信号プロセッサとグラフィックディスプレイプロセッサが働いて、ディスプレイ用の新しいピクセル出力データを生成します。MASS 仕様を使用することで、ディスプレイプロセッサから A-PHY SerDes までのを介してこれらのピクセルに、そして最後にはこちらのガラスディスプレイに安全性とセキュリティを提供することができます。エンドツーエンドの MASS アプローチは、光がセンサーに取り込まれてから、光がディスプレイを離れるまでの機能するためすべての過程で動作することから、Glass-to-Glass と呼ばれることもあります。

ISO26262 Part 5: Product development at the Hardware Level

- ISO26262 automotive functional safety standard
 - Reference for automotive safety lifecycle
 - Automotive-specific risk-based analysis for Automotive Safety Integrity Levels (ASILs)
 - Uses ASILs to specific applicable requirements
- Part 5: Hardware level
 - Specification of hardware safety requirements
 - Evaluation of safety goal violations due to random failures
 - **Annex D: informative guidelines for appropriate safety mechanisms**

ジェームズ・ゴーエル: 自動車の機能安全は ISO26262 シリーズ規格で標準化されています。多くの参照および要件の中で、これは、自動車の安全性度レベル水準 (Safety Integrity Level、略して ASIL) を決定するための、自動車に特化したリスクベースアプローチを定義した規格です。ASIL は ISO26262 のどの要件を適用するかを指定し、アプリケーションの安全目標で定義された不当合理的な残留残余リスクを回避するために使用されます。MASS のディスプレイ仕様では、ディスプレイパイプラインの機能安全の基礎として ISO26262 Part5 の製品開発におけるハードウェアレベルの仕様を採用しています。特に付属書 D の「診断範囲の評価」には、単一点故障や潜在的な遅延故障のメトリック基準を満たすために必要な診断範囲の評価や、ハードウェアのランダム故障による安全目標違反の評価について詳細なガイダンスが記載されています。

ISO26262-5 Annex D – Communications Bus



Annex D – Communication bus safety mechanisms:

- One-bit hardware redundancy
- Multi-bit hardware redundancy
- Read back of sent message
- Complete hardware redundancy
- Inspection using test patterns
- Transmission redundancy
- Information redundancy
- Frame counter
- Timeout monitoring
- Combination of information redundancy, frame counter and timeout monitoring

ジェームズ・ゴエル: 付属書 D は、ディスプレイ安全目標の達成にあたってディスプレイ安全技術者が考慮すべきハードウェアの故障モード分析を提供するものです。表 D6 には、マスディスプレイインタフェースに適用される安全機構と主要な性能測定の推奨事項が定義されています。下の赤枠内の 4 行に記載されたメカニズムを組み合わせることで、高度、典型的、かつ達成可能な診断範囲を提供することができます。そのメカニズムとは、CRC-32 コードを用いた情報の冗長性、16 ビットのユニークコードを用いたフレームカウンター、カウントダウンメカニズムを用いたタイムアウトの監視です。表の最後の行にあるように、これら 3 つのメカニズムを組み合わせることで、高度で達成可能なカバレッジを実現します。

Adding Service Extensions Packets (SEPs)

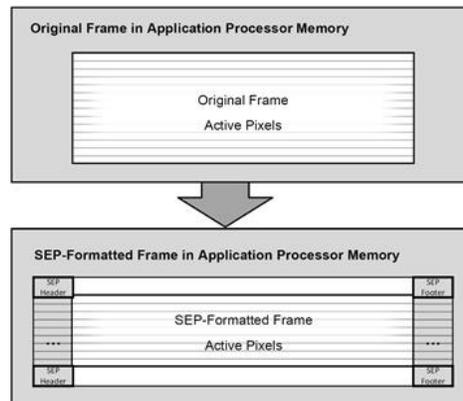


Figure 23 SEP Formatting in the Display Source

MIPI DSESM v1.0, MIPI PALSM/DSI-2SM v1.0

ジェームズ・ゴーエル: ディスプレイ・サービス・エクステンション (DSE) 仕様では、付属書 D 表 D0.6 に記載の安全機構を実装した新パケットタイプが定義されています。これらのサービス拡張パケット (略して SEP) は、DSI-2 プロトコルエンコーダーのピクセルからバイトへの変換中に計算されます。図は、SEP のヘッダーとフッターのパケットが、DSI-2 のロングパケットで定義された映像のブランキングラインとアクティブラインのそれぞれの開始点と終了点に SEP ヘッダーとフッターパケットはどのように配置されるか様子を示したものです。SEP ヘッダー&フッターパケットでは、DSI-2 ショートパケットのコマンド&コントロールインターフェースも保護します。DSI-2 用の MIPI プロトコル・アダプテーション・レイヤーは、SEP パケットの要件を定義しており、DSI-2 の長いロングパケットおよび短いショートパケットが A-パケットに変換され、データフレーム化されて A-PHY で送信される際には、SEP パケットの使用が必須となります。

C.1 Converting DSI-2 Long and Short Packets to SEP

Figure 20 illustrates conversion from a DSI-2 Long Packet to SEP carried within DSI-2 Long Packet.

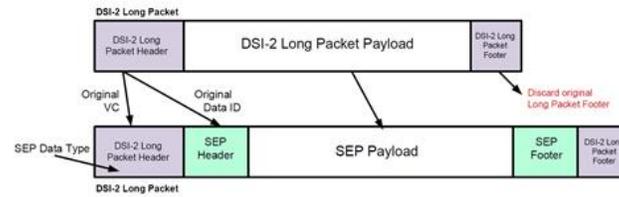


Figure 20 Converting DSI-2 Long Packet to SEP Within DSI-2 Long Packet

Figure 21 illustrates conversion from a DSI-2 Short Packet to SEP carried within DSI-2 Long Packet.

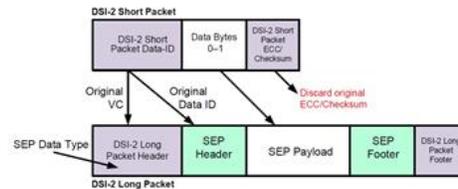


Figure 21 Converting DSI-2 Short Packet to SEP Within DSI-2 Long Packet

MIPI DSESM v1.0, MIPI PALSM/DSI-2SM v1.0

ジェームズ・ゴーエル: この図は、SEP ヘッダーとフッターの packets が、DSI-2 の短いショートパケットと長いロングパケットの両方を取り囲んでいる様子を示したものです。DSI-2 長いロングパケットのペイロードと SEP ヘッダーは、SEP フッターにある CRC-32 値の計算に使用されます。このようにして結合された packets は、A-PHY を介して転送される、更新された DSI-2 ロングパケットの新しいプレイロードを形成します。DSI-2 短いショートパケットの変換にも同じプロセスが使用されます。

MASS Display Services Extension (DSE 1.0) Services Extensions Protocol (SEP) Header and Footer

- eDT – extended Data Type
 - CSI, DSI
 - VESA eDP/DP
- Message Counter
 - Hamming distance of 3 or more
- CRC-32

Table 1 SEP Packet ePH Blocks: Overview

Bits	31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
ePH[0]	R	eVC										eDT				R	ePFEN		Reserved				ePHEN									
ePH[1]	Reserved																SEP Payload Length															
ePH[2]	Service Descriptor								Reserved								Message Counter															
ePH[3]	Reserved																															
ePH[4]	Reserved																															
ePH[5]	HDCP streamCtr[31..0]																															
ePH[6]	HDCP InputCtr[31..0]																															
ePH[7]	HDCP InputCtr[64..32]																															

Table 2 SEP Packet ePF Blocks: Overview

Bits	31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
ePF[1]	Reserved																															
ePF[0]	CRC-32																															

MIPI DSESM v1.0

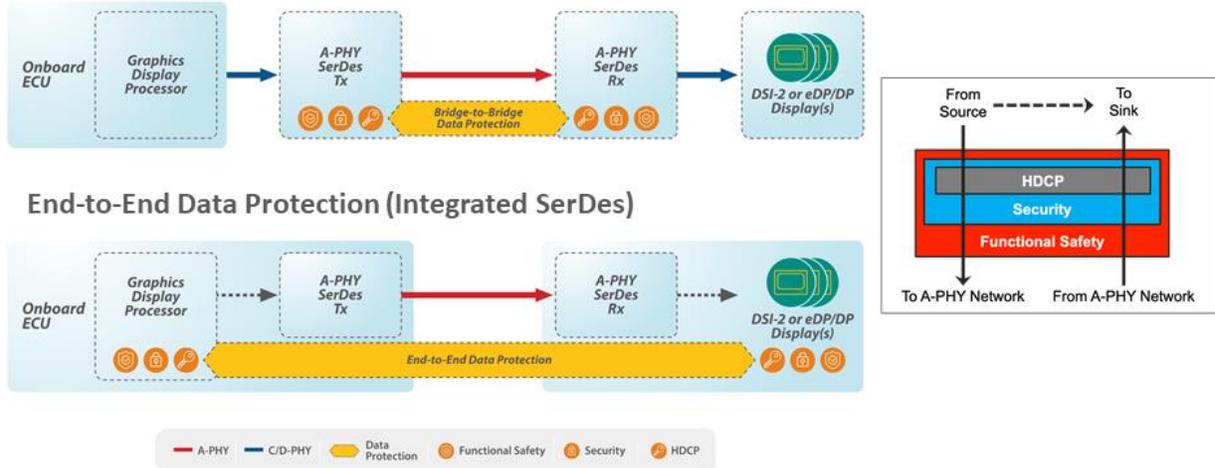
ジェームズ・ゴエル: SEP パケットの詳細の重要部分を理解することは有益となります。SEP パケットヘッダの最初の 32 ビット (EPH ゼロ) には、SEP ペイロードフォーマットを定義する eDP (拡張データタイプ) が含まれています。DSE 仕様では現在、MIPI DSI-2 と MIPI PAL の VESA、eDP と DP、SEP ペイロードタイプをサポートしています。EPH-2 には、SEP の 16 ビットのメッセージカウンターが含まれています。設定された機能安全ディスプレイ・フレーム・セッションで最初に配信されたパケットでは SEP 2.0 で、SEP パケットが送信されるたびに、送信機によって 1 ずつ増加されていきます。ディスプレイ表示アプリケーションは、各アクティブビデオのライン開始時、またはその他の SEP パケット送信中のアプリケーション固有の時間に、メッセージカウンタをリセットを選択できます。

メッセージカウンタの重要な価値は、単調に増加する値により、SEP パケットを一意に識別することにあります。エンド・ディスプレイ・シンクが SEP メッセージカウンタをデコードし、それが次の序列値をスキップしたり、繰り返したり、見逃したりした場合、エラー条件をアサートし、適切なシステムレベルのアクションを取らなければなりません。これは、ディスプレイ上のエラー警告が点滅している状態です。

また、タイムアウトの監視は、垂直方向のシンク信号の数以内にディスプレイがデコードした SEP メッセージカウンタの値の有効性を追跡することでも実施できます。フレームレートは既知であるため、垂直シンク間の SEP メッセージカウンタ値の数は、ホストが所定のしきい値内で表示データの送信を停止したかどうかを示します。これは、安全アイコンにとって非常に重要です。

Incorporating Solutions for Data Protection

Bridge-to-Bridge Data Protection



MIPI.ORG/DEVCON

MOBILE & BEYOND

© 2021 MIPI Alliance, Inc. 10

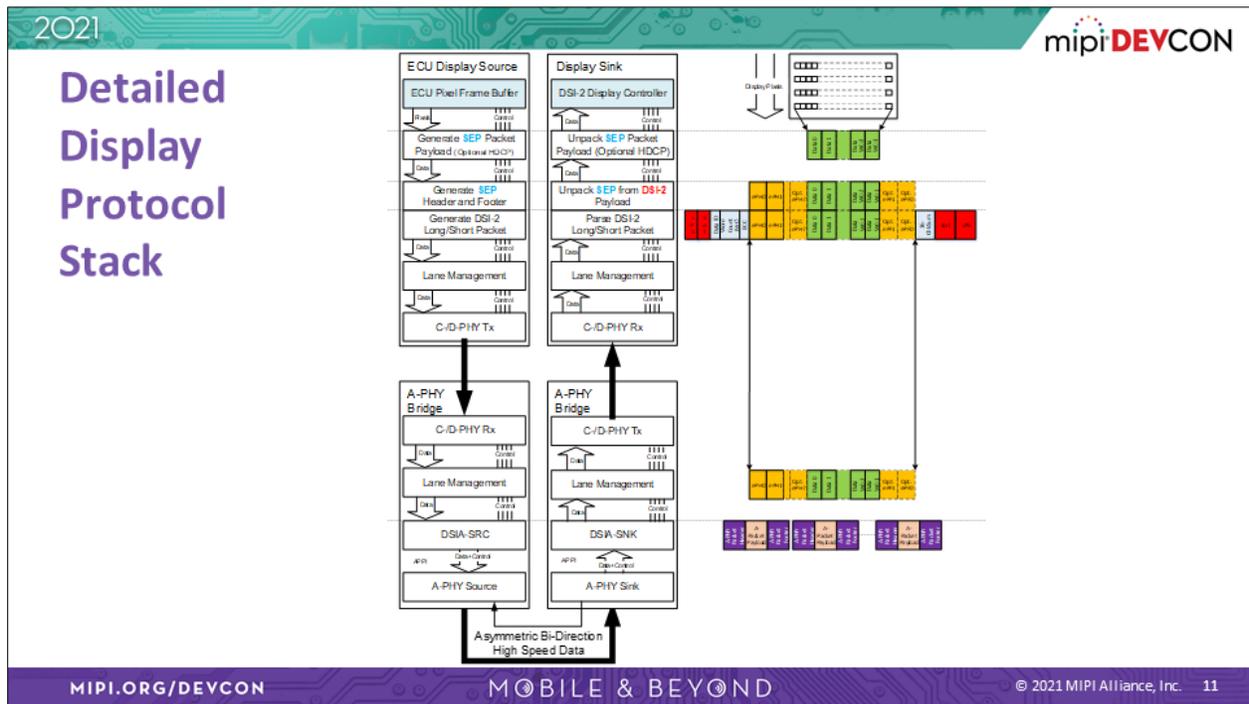
ジェームズ・ゴエル: このブロック図は、MASS ディスプレイの機能安全、そして将来的セキュリティシステムレベルのアプローチを説明したものです。上の図は、既存のレガシーECUやディスプレイに最適な、ブリッジ間の MASS ソリューションを示しています。左側の ECU は、標準的な MIPI DSI-2 または VESA eDP ネイティブインターフェースを使用して、A-PHY トランスミッターブリッジに接続されるソースピクセルデータを生成します。青い矢印で示したものがこれに当たります。

A-PHY SerDes トランスミッターは、MIPI プロトコル・アダプテーション・レイヤ (PAL 仕様) を使用し、このネイティブ・ピクセル・ストリームを、機能安全、セキュリティ、または HDC プロテクションで保護された A-パケットに変換します。A-PHY SerDes は A-パケットを受信し、機能安全、セキュリティ、HDCP の整合性を確認した後、同じ PAL 仕様を使用して、ネイティブの DSI-2 または eDP ピクセルに変換します。

この例では、FuSa とセキュリティは、MIPI A-PHY ブリッジの間でのみ確立されます。2 番目の図には、完全に統合された A-PHY を備えた MASS ディスプレイ・アーキテクチャを示しています。この場合、機能安全とセキュリティは、ディスプレイのピクセルを生成する際にすぐに追加され、ディスプレイがデータをデコードしてスクリーンに送信する最後の段階まで、A-PHY リンクを通じ、維持されます。A-PHY の SerDes ブリッジが不要なこの完全統合 A-PHY は、

MASS のエンドツーエンドのディスプレイソリューションの典型例ですが、市場でこのソリューションが完全に採用されるようになるまでには、まだ時間がかかります。

次から数枚のスライドでご紹介するように、次世代の DSI-2 ECU 組み込みプロトコルジェネレータに統合された MIPI ディスプレイサービス拡張仕様を使用すると、A-PHY ブリッジを統合



することなく、MASS エンドツーエンドの機能安全とセキュリティを実現することができます。

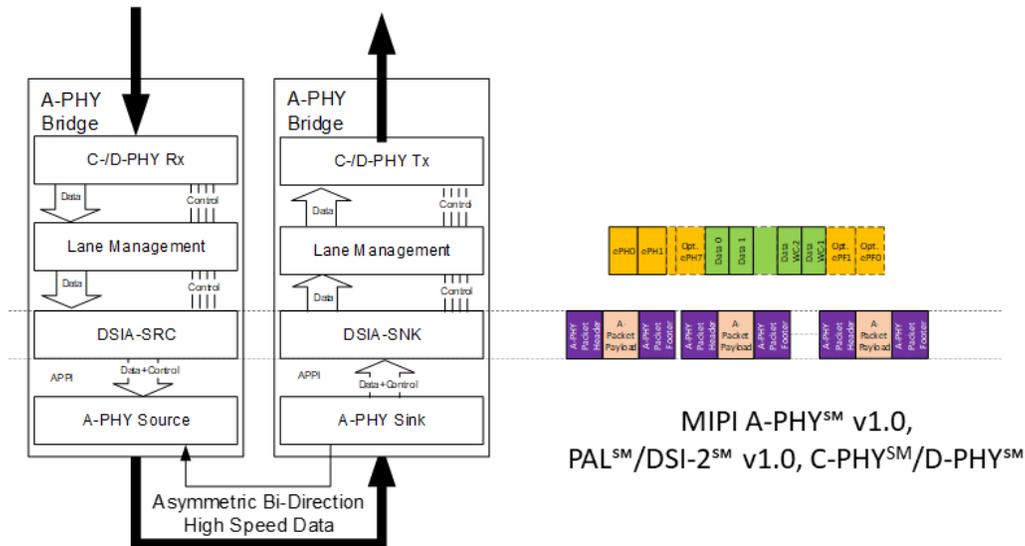
ジェームズ・ゴアエル: この図では、垂直方向のプロトコルスタックのフォーマットを拡張し、サービス拡張パケット (SEP) がどのようにして ECU ディスプレイソースから最終的なディスプレイガラスまでのエンドツーエンドでピクセルペイロードを保護するかについて、低レベルの詳細を示しています。

左側にはディスプレイソース、A-PHY レシーバーブリッジ、A-PHY トランスミッターブリッジ、最終的なディスプレイシンクの 4 つの主要ブロックがあります。太くて黒い矢印は、C-PHY と D-PHY の接続、ソースとブリッジの接続、そして A-PHY の送信機と受信機の接続の間の主要な物理的接続を示しています。右側には、スタックの各層の詳細なペイロードの内訳が示されています。

次の2枚のスライドで上段と下段の詳細を説明します。

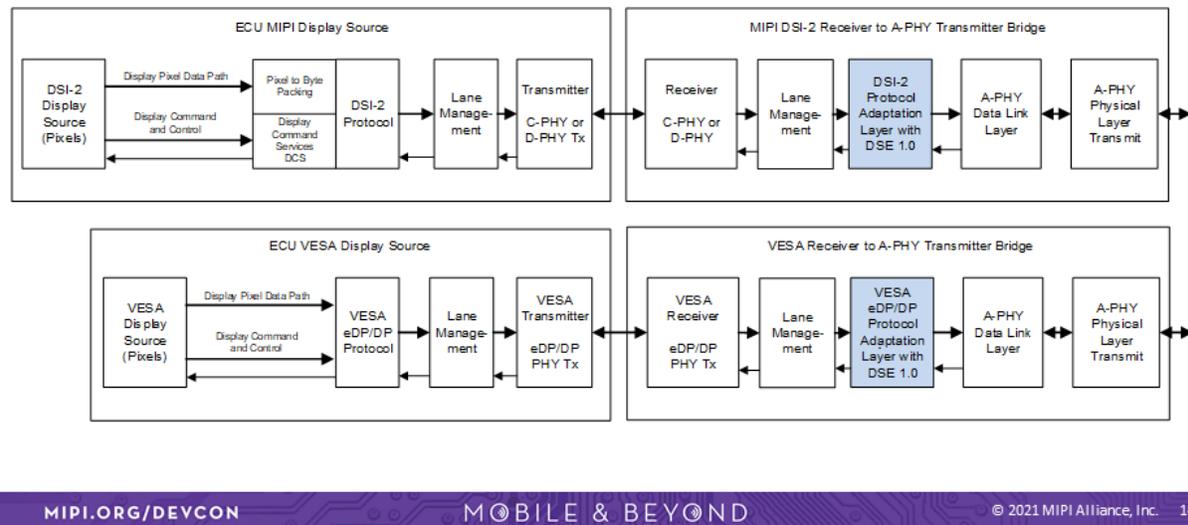
信されます。ディスプレイ・シンク・ブロックでは手順が逆になり、各 DSI-2 および SEP のヘッダとフッタが正しいかどうかを検証されます。ディスプレイシンクがエラーを検出した場合、MASS ディスプレイファミリーでは、ECU ソースやディスプレイシンクがどのように対応すべきかの規定はされておらず、適切なエラー処理と報告が行われなければならないとされています。

Detailed A-PHY Bridge PAL



ジェームズ・ゴエル: この図の左側のブロックは、A-PHY 送信機に続く DSI-2 受信機を、右側のブロックは、DSI-2 送信機に続く A-PHY 受信機を示しています。左側のブリッジが DSI-2 の長い長短パケットと短いパケットを受信し、DSI-2 用のプロトコル・アダプテーション・レイヤー（PAL 仕様）を使用して適切な A-パケットに変換し、A-PHY で送信します。右側のブロックでは、逆の手順を実行して、C-PHY または D-PHY で送信される元の DSI-2 の長いパケットと短いパケット長短パケットを再現します。右端のプロトコルペイロードの記述は、DSI-2 のパケットデータがどのように復元され A-パケットにフレーム化されるかを示しています。この詳細は A-PHY の仕様書に記載されています。

MASS Legacy ECUs with an External A-PHY Bridge

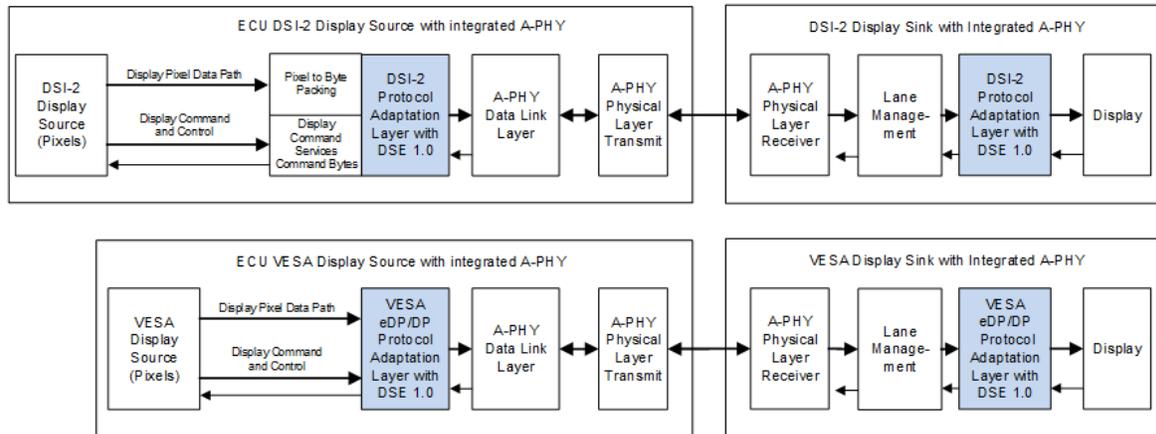


ジェームズ・ゴエル: この2つの図は、従来の垂直方向の車載用プロトコルスタックを、水平方向の詳細なデータパイプラインに変換したものです。DSI-2やVESA EDPを使用した従来の車載用ECUディスプレイは、MASSディスプレイ仕様を活用することで、機能安全やセキュリティの実現、将来的にはA-PHYブリッジ間のセキュリティの実現をすることができます。

1つ目の図は、C-PHYまたはD-PHYのトランスミッターでDSI-2を使用したMIPIレガシーディスプレイのソースとシンクを示しています。このECUは、外部のDSI-2-A-PHYブリッジに接続されています。このレガシーECUは、プロトコルにFuSaやセキュリティが追加されていない従来のDSI-2インターフェースを備えています。A-PHYブリッジにデータが受信されると、DSI-2用のプロトコル・アダプテーション・レイヤーは、画素データがA-PHY SerDesインターフェースを介して伝送される前に、DSE仕様を使用して、機能安全と、将来的にはセキュリティを追加します。

2つ目の図はレガシーVESAトランスミッターの同様の配置を示しています。プロトコル・アダプテーション・レイヤー(VESA EDP)は、A-PHYでデータが伝送される前に、機能的な安全性と、将来的にはセキュリティを付加します。

MASS New ECU with Integrated A-PHY

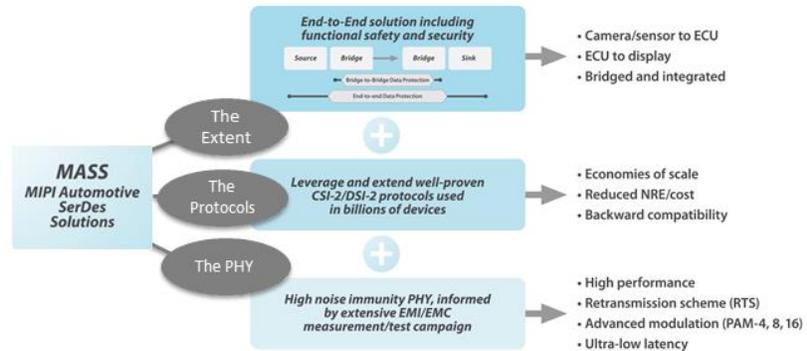


ジェームズ・ゴエル: こちらの図は A-PHY を完全に統合した新しい ECU を使った MASS を示しています。MASS ディスプレイ仕様を完全統合したこれらの新しい ECU では、プロトコル・アダプテーション・レイヤーが使用するディスプレイ・サービス・エクステンションの完全なエンドツーエンドの機能安全性、そして将来的にはセキュリティを利用することができます。これらの図では、プロトコル・アダプテーション・レイヤーは、ピクセル・プロトコルおよびコーディング・パイプラインの最初の段階で ECU に完全に統合されています。これにより、DSI-2 と VESA は、DSI-2 と VESA DP の両方のネイティブストリームに、機能安全、そして将来的にはセキュリティを含めることができます。ピクセルストリームは、A-PHY から最終的なピクセルプロトコルデコーダを経てガラスに直接届くまでのすべての過程で保護されます。

ジェームズ・ゴーエル: このスライドには、私のプレゼンテーションで説明した MASS の詳細の書かれた MIPI 公開資料へのリンクを掲載しています。続いてリックからセキュリティについてご説明しますです。

Security within the MASS Guiding Principles

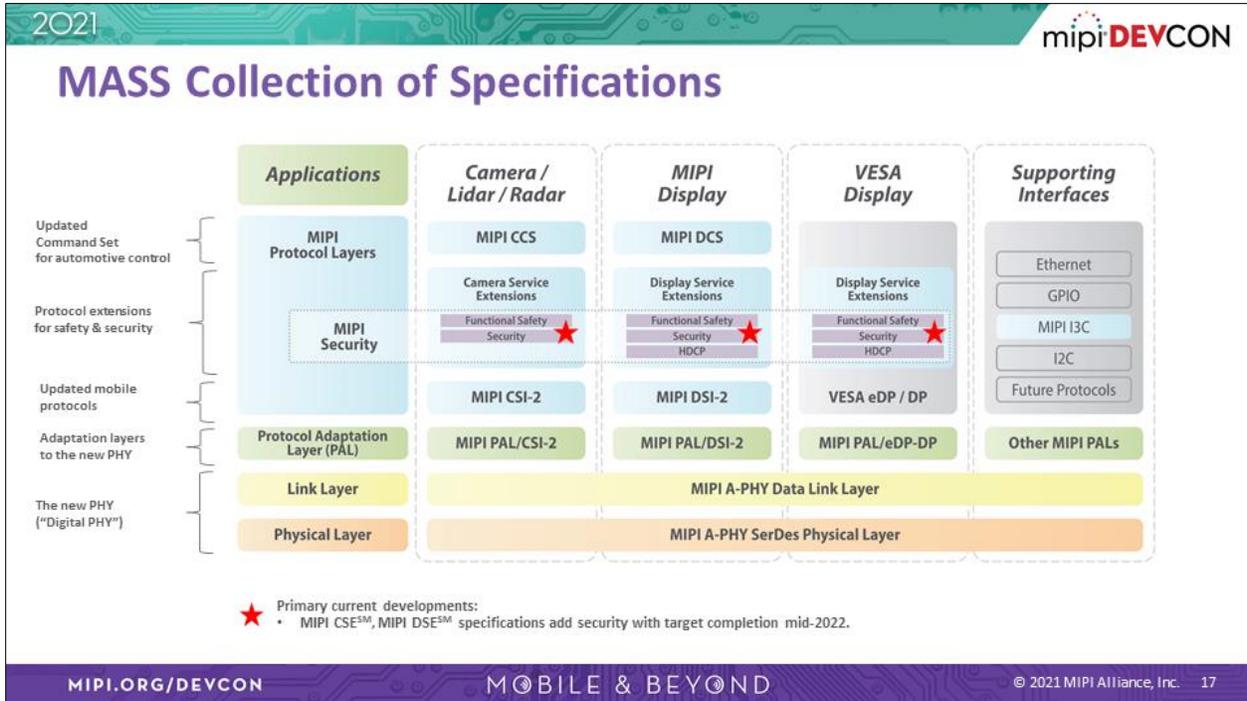
- MASS Guiding Principles
 - The Extent
 - The Protocols (CSI-2SM, DSI-2SM)
 - The PHY (A-PHYSM)
- MIPI Security is implemented as extensions to CSI-2 and DSI-2 protocols.
- This enables the Security to achieve an “end-to-end” **extent**, or **reach**.



リック・ウィートフェルト：MASS 内セキュリティに関する指針

MIPI のセキュリティは、3 つの指針に基づいています。第一に PHY、第二にプロトコル、そして第三にエクステントです。これらが、MASS セットのプロトコルスイート全体の 3 つの指導原則となっています。

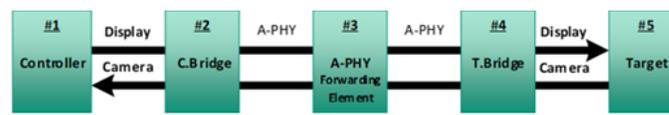
MIPI のセキュリティは、多くのエコシステムで広く使われている CSI-2 および DSI-2 プロトコルの拡張として実装されています。プロトコルそのものにセキュリティを付与することで、エンドツーエンドの範囲（リーチ）を実現します。図の上部には、ブリッジ間およびエンドツーエンドのデータ保護が示されています。



リック・ウィートフェルト：ここでは、MASS コレクションの仕様について説明します。今あるのはカメラとディスプレイという2つの主要なアプリケーションです。カメラ、ライダ、レーダは1つのカテゴリーに属します。ディスプレイは、MIPI DSI-2 と VESA DisplayPort という2つの仕様カテゴリーに分類されます。スタックを見ると、CSI-2、DSI-2、DisplayPort の各プロトコルの上に、機能安全とセキュリティ保護を同一レイヤーで実現した MIPI Security が直付けされています。一番下にあるのは A-PHY データリンク層と物理層です。セキュリティは基本的にプロトコルレベルで実装され、前述のエンドツーエンドのエクステンツを実現します。

High-Level System and Security Requirements

- Security includes:
 - Device authentication, message integrity, confidentiality (encryption).
- We refer to data protections according to the MIPI 1:5 Model shown below (more on next page).
- Security is managed by the Controller engaging with each Component 1:1, this is not a “peer-to-peer” model of security (n-to-m)
- For example:
 - Display security may be initiated from #1 or #2 and terminated in #4 or #5.
 - Camera security may be initiated from #5 or #4 and terminated in #2 or #1.



MIPI 1-5 Topology Model

リック・ウィートフェルト: ここでは、大まかなシステム要件とセキュリティ要件の一部を紹介します。

セキュリティには3つの重要な要素があります。1つはコンポーネント間の信頼性を確立するためのデータ認証、もう1つはメッセージが転送中に変更されていないことを保証するメッセージインテグリティ、そしてもう1つは暗号化によって達成される機密性です。MIPIにおけるデータ保護は、以下のMIPI 1:5モデルに基づいています。次のページでさらに詳しく説明します。

セキュリティは中央管理者が他の各コンポーネントと1対1で連携して管理され、ピアツーピア型のセキュリティモデルではありません。データのセキュリティが例えばコントローラ#1またはそのブリッジ#2で開始され、#4または#5で終了した場合、カメラのセキュリティは、逆に#5や#4から開始され、#1のコントローラやそのブリッジで終了する、ということもあります。1:5モデルについては、次に詳しく説明します。

MASS System Model: The 1:5 Model

Security Model Components

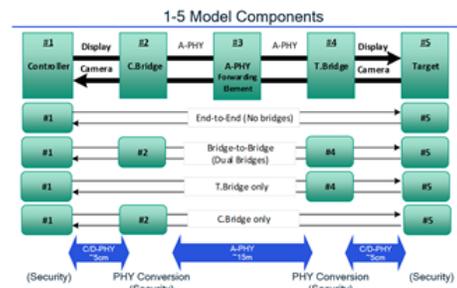
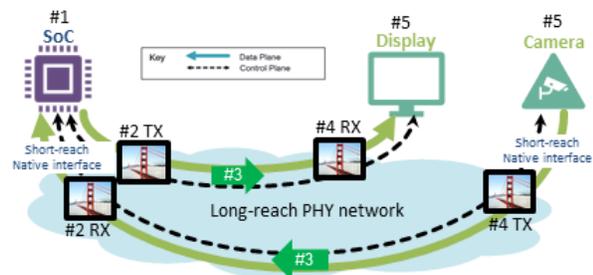
- #1: Controller (SoC)
- #2: Controller Bridge (C.Bridge)
- #3: Forwarding Element (aka Repeater)
- #4: Target Bridge (T.Bridge)
- #5: Target (Camera or Display)

Security Requirements

- Device Mutual Authentication (SoC as Root-of-trust)
- Message Integrity (MAC)
- Confidentiality (encryption)

System Requirements (End-to-end)

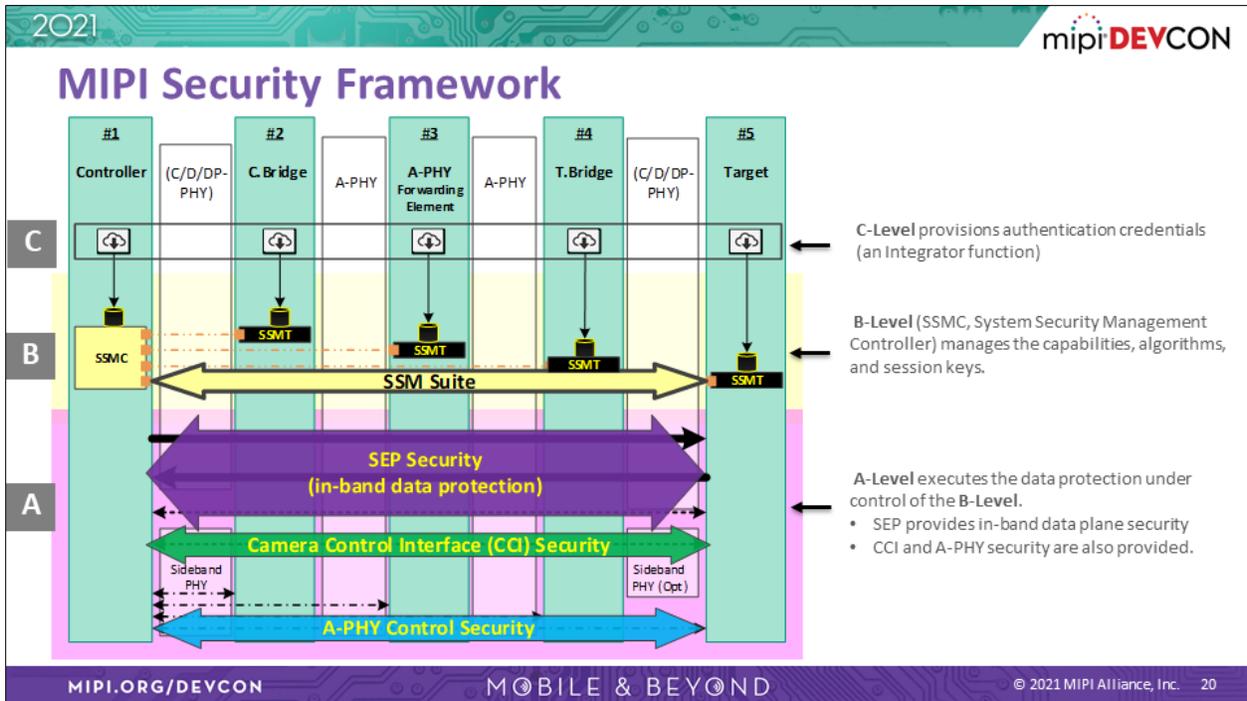
- Multiple system topologies (e.g., 15, 1245, 145, 125)
- End-to-end extent via protocol extensions
- Security for Data plane, and Control plane in-band/sideband
- Highly flexible operation, such as Heterogenous operation for displays, supporting DSI-2 and DP on a daisy chain.



リック・ウィートフェルト: 1:5 のモデルをもう少し詳しく紹介します。図式的には、#5 と示されたカメラ内のディスプレイが、そのブリッジ#4 を介して A-PHY ネットワーク上に接続されています。A-PHY ネットワークのもう一方の端には SOC に接続された他のブリッジ (それぞれ#2 と#1) があります。このように、システム内では、これらのコンポーネントが様々なバリエーションで存在します。

右下には、5 つのすべて存在しています。そのうち 2 つだけが存在し、異なる配置になっています。前回説明したシステム要件のうちの、認証の完全性と暗号化です。

システム要件の中には、基本的にエンドツーエンドの範囲に基づいて、プロトコル層でセキュリティを確保できるものがあります。当然、ディスプレイとカメラのデータプレーンとコントロールプレーンの両方にセキュリティが必要になります。自由度の高い運用が可能となります。例えば、複数のディスプレイをデジタイズチェーントポロジーでコントローラに接続するディスプレイの場合、あるディスプレイは DSI-2、別のディスプレイが DisplayPort であっても、エンドツーエンドでのセキュリティに妥協は発生しません。



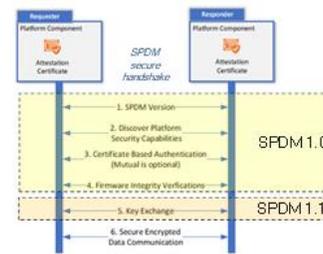
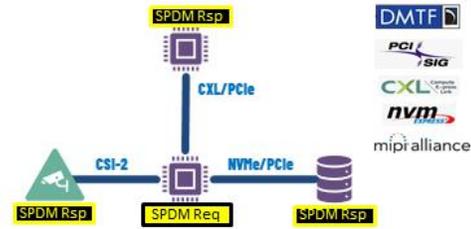
リック・ウィットフェルト：こちらは ABC モデルと呼ばれる MIPI のセキュリティフレームワークです。ここでは、1:5 モデルと ABC モデルを組み合わせています。トップレベルでは、Cレベルが認証情報を提供します。これはインテグレーターの機能で、USB スティックが各コンポーネントにキーを押し込むようなイメージです。また、インテグレーターの要望に応じて、無線やイーサネット接続で自動化することもできます。

こちらは現在 MIPI の仕様には含まれていません。MIPI に規定されているのは B レベルと A レベルです。Bレベルについては、SSMC (システム・セキュリティ・マネジメント・コントローラ) と呼ばれるソフトウェア機能を想像してください。下位の Aレベルでは、上位の Bレベルの制御下でデータ保護を実行します。暗号化を行うハードウェアのようなイメージです。メッセージの整合性などを行います。A-PHY、カメラの場合は CCI、ディスプレイとカメラのデータプレーンには SEP セキュリティと、3レベルのセキュリティをサポートしています。

MIPI Security leverages DMTF.org SPDM Spec

SPDM: Security Protocol & Data Model

- DMTF now used within multiple Org specs
 - PCI-SIG, CXL, NVMe, and MIPI
- SPDM – Modeled after TLS.
 - Fundamentally used to establish authenticated session keys
 - KEY_EXCHANGE** flow: based on certificates and/or raw public keys
 - PSK_EXCHANGE** flow: based on PSKs, no DHE, constrained devices
 - Session-key keys can then be used to secure data.
- SPDM messages are carried across DSI-2, CSI-2 and CCI (I2C) to protect each transport individually.



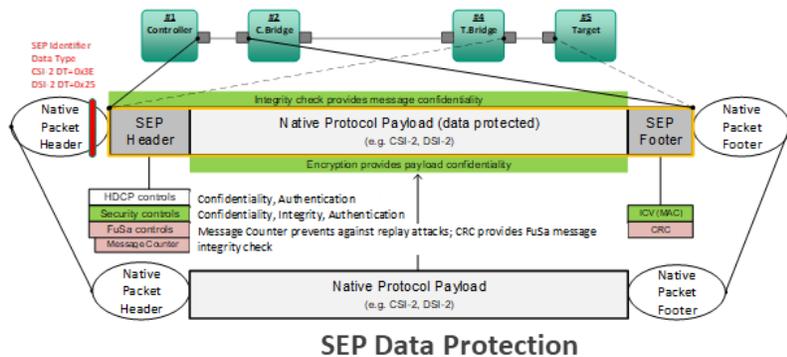
リック・ウィートフェルト: MIPIのセキュリティは、SPDMとして知られる DMTF.org の仕様を活用しています。DMTF は、PCI-SIG、CXL、NVMe、そして最近では MIPI など、業界の複数の組織で使用されています。SPDM は、ワールドワイドウェブで使用されているセキュリティフレームワークである TLS をモデルとしています。

ステップは2つあります。まず、認証されたセッションキーを確立するためにハンドシェイクが行われます。その後セッションキーを送信することで、データプレーンとコントロールプレーン間のデータを保護します。SPDM メッセージは一般的に定義されていますが、MIPI の場合、前のスライドで示したように、各トランスポートを個別に保護するため、DSI、CSI-2、CCI または I2C に渡って伝送されます。

MIPI SEP Format (Service Extensions Packet)

SEP Format consists of a SEP Header and SEP Footer that encapsulate the payload, where:

- Header identifies all security controls
- Footer includes the MAC (and CRC for functional safety).
- The payload nominally consists of a single CSI-2/DSI-2 packet and may be transmitted immediately.

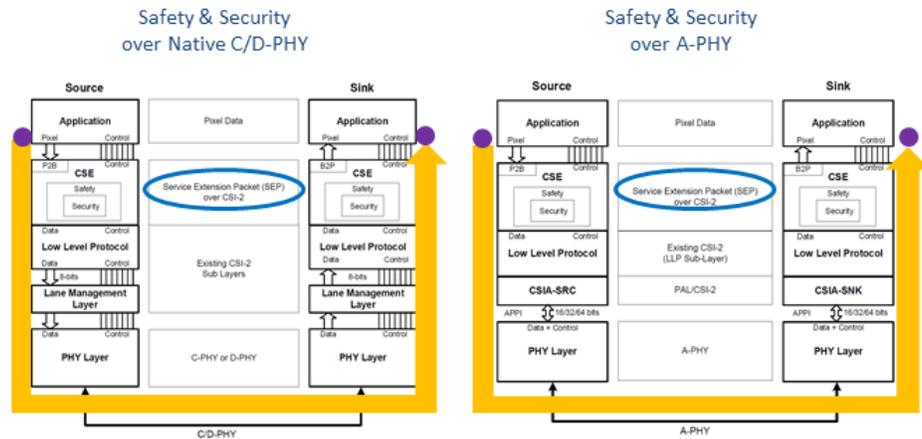


リック・ウィートフェルト: MIPI SEP フォーマット - MIPI セキュリティの重要な要素の一つであるサービス拡張パケットです。SEP フォーマットは、ペイロードをカプセル化する SEP ヘッダーとフッターで構成されています。ペイロードには、CSI-2 や DSI-2 などがあります。右下にあるように、ネイティブプロトコルには、ネイティブパケットヘッダとネイティブパケットフッタがあります。CSI-2 と DSI-2 は市場では通常の実装となっています。上の SEP ヘッダーでは、HDCP や機能安全など、すべてのセキュリティコントロールを識別します。フッターには、整合性チェック値 (MAC) や CRC などの重要な要素が含まれています。ここでのペイロードは、一般的に CSI-2 パケットまたは DSI-2 パケットで構成されており、保護された後はすぐに送信することができます。

End-to-End Application-Level Safety & Security

MIPI leverages TLS security principals and places the MIPI Service extensions at the application layer source/sink.

- Essentially as “end-to-end” as possible, from the pixel-source to the pixel-sink.



リック・ウィートフェルト：エンドツーエンドのアプリケーションレベル

こちらは MIPI セキュリティの重要なコンポーネントです。MIPI セキュリティを TLS に倣ってモデル化し、アプリケーション層、ソース、シンクに MIPI サービスの拡張機能を配置することが選択されています。ピクセルソースからピクセルシンクまで、可能な限りエンドツーエンドとなっています。図の左にある 2 つの例は、C-PHY、D-PHY を使ったアプリケーションソースからアプリケーションシンクへのトランスポートを示しています。右側も同じですが、こちらは長距離の A-PHY で伝送されています。紫のドットは、エンドツーエンドの性質、アプリケーション・プロセスのどこでピクセルが作られ、どこでピクセルが消費されるかを示しています。

Summary

- The MASS specifications provide functional safety solutions for automotive cameras and displays within the first versions of MIPI CSE and DSE.
 - These specifications are complete and available to MIPI members.
- The CSE v1.0 and DSE v1.0 specifications are being updated to support security (device authentication, message integrity and optional encryption) over MIPI CSI-2, DSI-2 and CCI (I2C) sideband.
- Placement of security *in the CSI-2/DSI-2 protocols* allows end-to-end data protection with or without intermediate bridges.
 - This allows application layer security like TLS, contrasted to link layer security like MACsec.

リック・ウィートフェルト: まとめますと、MASS仕様は、現在のCSEとDSEの最初のバージョンのカメラとディスプレイ向け機能安全ソリューションを提供するものです。仕様は完成しており、MIPIメンバーに提供されています。CSE v1.0およびDSE v1.0の仕様は、CSI-2、DSI-2、およびCCI (I2C) サイドバンド上のセキュリティ対応に向け現在更新中です。MIPIセキュリティの重要な要素の1つはプロトコル自体にセキュリティを配置することで、中間ブリッジの有無にかかわらず、エンドツーエンドのデータ保護を可能にします。また、MACsecのようなリンク層のセキュリティではなく、TLSのような層のセキュリティを適用することができます。

mipi
DEVCON
MIPI ALLIANCE DEVELOPERS CONFERENCE

28-29
SEPTEMBER
2021

**THANK
YOU!**

[MIPI.ORG/DEVCON](https://mipi.org/devcon)

MOBILE & BEYOND

© 2021 MIPI Alliance, Inc. 25